Docket No.: 60188-828 PATENT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of

Customer Number: 20277

Toshiya FUJII, et al.

Confirmation Number:

Serial No.:

Group Art Unit:

Filed: April 01, 2004

Examiner: Unknown

For:

SOLID-STATE COLOR IMAGING APPARATUS

CLAIM OF PRIORITY AND TRANSMITTAL OF CERTIFIED PRIORITY DOCUMENT

Mail Stop CPD Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

In accordance with the provisions of 35 U.S.C. 119, Applicants hereby claim the priority of:

Japanese Patent Application No. 2003-100187, filed April 3, 2003

cited in the Declaration of the present application. A certified copy is submitted herewith.

Respectfully submitted,

MCDERMOTT, WILL & EMERY

Michael E. Fogarty

Registration No. 36,139

600 13th Street, N.W. Washington, DC 20005-3096 (202) 756-8000 MEF:tlb Facsimile: (202) 756-8087

Date: April 1, 2004

60188-828 FUJII, etal. April 1, 2004

日本国特許庁 JAPAN PATENT OFFICE

McDermott, Will & Emery

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2003年 4月 3日

出 願 番 号 Application Number:

人

特願2003-100187

[ST. 10/C]:

[JP2003-100187]

出 願 Applicant(s):

松下電器産業株式会社

特許庁長官 Commissioner, Japan Patent Office 2004年 2月10日





【書類名】

特許願

【整理番号】

5038040121

【提出日】

平成15年 4月 3日

【あて先】

特許庁長官

【国際特許分類】

H04N 9/07

【発明者】

【住所又は居所】

大阪府門真市大字門真1006番地 松下電器産業株

式会社内

【氏名】

藤井 俊哉

【発明者】

【住所又は居所】

大阪府門真市大字門真1006番地 松下電器産業株

式会社内

【氏名】

岩澤 高広

【発明者】

【住所又は居所】

大阪府門真市大字門真1006番地 松下電器産業株

式会社内

【氏名】

山口 琢己

【発明者】

【住所又は居所】

大阪府門真市大字門真1006番地 松下電器産業株

式会社内

【氏名】

村田 隆彦

【特許出願人】

【識別番号】

000005821

【氏名又は名称】

松下電器產業株式会社

【代理人】

【識別番号】

100077931

【弁理士】

【氏名又は名称】

弘 前田



【選任した代理人】

【識別番号】 100094134

【弁理士】

【氏名又は名称】 小山 廣毅

【選任した代理人】

【識別番号】 100110939

【弁理士】

【氏名又は名称】 竹内 宏

【選任した代理人】

【識別番号】 100110940

【弁理士】

【氏名又は名称】 嶋田 高久

【選任した代理人】

【識別番号】 100113262

【弁理士】

【氏名又は名称】 竹内 祐二

【選任した代理人】

【識別番号】 100115059

【弁理士】

【氏名又は名称】 今江 克実

【選任した代理人】

【識別番号】 100115691

【弁理士】

【氏名又は名称】 藤田 篤史

【選任した代理人】

【識別番号】 100117581

【弁理士】

【氏名又は名称】 二宮 克也

【選任した代理人】

【識別番号】

100117710

【弁理士】

【氏名又は名称】 原田 智雄

【選任した代理人】

【識別番号】

100121500

【弁理士】

【氏名又は名称】 後藤 高志

【選任した代理人】

【識別番号】 100121728

【弁理士】

【氏名又は名称】 井関 勝守

【手数料の表示】

【予納台帳番号】 014409

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 0217869

【プルーフの要否】

要



【書類名】 明細書

【発明の名称】 カラー固体撮像装置

【特許請求の範囲】

【請求項1】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、かつ前記カラーフィルタの配列が2行2列を一単位とする二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平 p 画素 (p = 4 n + 1、n は自然数)、垂直 q 画素 (q = 4 m + 1、m は自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向に(p+1)/2画素、垂直方向に(q+1)/2画素ずれてオーバーラップしながら二次元の繰り返し配列を構成する手段と、

前記画素混合エリアの基本単位内において、水平垂直共に中心に位置するカラーフィルタと前記中心に位置する画素から、偶数行及び偶数列離れた位置にある同色のカラーフィルタの全画素を混合する手段とを設けたことを特徴とするカラー固体撮像装置。

【請求項2】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、前記カラーフィルタの配列が4行2列を一単位とし、かつ前記4行2列のカラーフィルタの配列単位内の1行1列目と3行2列目が同色カラーフィルタ、かつ1行2列目と3行1列目が同色カラーフィルタ、かつ2行1列目と4行2列目が同色カラーフィルタ、かつ2行2列目と4行1列目が同色カラーフィルタである二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平p画素(p=4n+2、nは自然数)、垂直q画素(q=4m+2、mは自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向にp/2画素、垂直方向にq/2画素ずれてオーバーラップしながら二次元の繰り返し配列を構成する手段と、

前記画素混合エリアの基本単位内において、p行q列の画素混合基本エリア内の1行1列目又は1行2列目又は2行1列目又は2行2列目の画素と同色のカラ



ーフィルタの全画素を全ての画素混合基本エリアで同様の画素混合パターンにて 画素混合し、かつ1つの画素混合基本エリアに1色のみである画素混合手段とを 設けたことを特徴とするカラー固体撮像装置。

【請求項3】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、前記カラーフィルタの配列が2行4列を一単位とし、かつ前記2行4列のカラーフィルタの配列単位内の1行1列目と2行3列目が同色カラーフィルタ、かつ2行1列目と1行3列目が同色カラーフィルタ、かつ1行2列目と2行4列目が同色カラーフィルタ、かつ2行2列目と1行4列目が同色カラーフィルタである二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平 p 画素 (p = 4 n + 2、n は自然数)、垂直 q 画素 (q = 4 m + 2、m は自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向にp/2画素、垂直方向にq/2画素ずれてオーバーラップしながら二次元の繰り返し配列を構成する手段と、

前記画素混合エリアの基本単位内において、p行q列の画素混合基本エリア内の1行1列目又は1行2列目又は2行1列目又は2行2列目の画素と同色のカラーフィルタの全画素を全ての画素混合基本エリアで同様の画素混合パターンにて画素混合し、かつ1つの画素混合基本エリアに1色のみである画素混合手段とを設けたことを特徴とするカラー固体撮像装置。

【請求項4】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、かつ前記カラーフィルタの配列が2行2列を一単位とする二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平p画素(p=4n-1、nは自然数)、垂直q画素(q=4m-1、mは自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向に(p-1)/2画素と(p+3)/2画素のずれ量を交互に繰り返し、垂直方向に(q-1)/2画素と(q+3)/2画素のずれを交互に繰り返してオーバーラップしながら二次元の繰り返し配列を構成する手段

と、

前記画素混合エリアの基本単位内において、斜め方向の四隅に位置するカラーフィルタと前記四隅に位置する画素から、偶数行及び偶数列離れた位置にある同色のカラーフィルタの全画素を混合する手段とを設けたことを特徴とするカラー固体撮像装置。

【請求項5】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、かつ前記カラーフィルタの配列が2行2列を一単位とする二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平 p 画素 (p = 2 n + 2、n は自然数)、垂直 q 画素 (q = 2 m + 2、m は自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアを水平p画素、垂直q画素を一単位とした二次元繰り返し 配列とし、前記画素混合エリアの基本単位内において、

前記2行2列のカラーフィルタ配列単位の1行1列目の色の全画素を混合する 画素混合手段と、

前記2行2列のカラーフィルタ配列単位の1行2列目の色の全画素を混合する 画素混合手段と、

前記2行2列のカラーフィルタ配列単位の2行1列目の色の全画素を混合する 画素混合手段と、

前記2行2列のカラーフィルタ配列単位の2行2列目の色の全画素を混合する 画素混合手段とを設けたことを特徴とするカラー固体撮像装置。

【請求項6】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、前記カラーフィルタの配列が4行2列を一単位とし、かつ前記4行2列のカラーフィルタの配列単位内の1行1列目と3行2列目が同色カラーフィルタ、かつ1行2列目と3行1列目が同色カラーフィルタ、かつ2行1列目と4行2列目が同色カラーフィルタ、かつ2行2列目と4行1列目が同色カラーフィルタである二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平 p 画素(p=2 n+2、n は自然数)、垂直 q 画素(q=2 m+2、m は自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアを水平p画素、垂直q画素を一単位とした二次元繰り返し 配列とし、前記画素混合エリアの基本単位内において、

前記4行2列のカラーフィルタ配列単位の1行1列目と3行2列目の色の全画素を混合する画素混合手段と、

前記4行2列のカラーフィルタ配列単位の1行2列目と3行1列目の色の全画素を混合する画素混合手段と、

前記4行2列のカラーフィルタ配列単位の2行1列目と4行2列目の色の全画素を混合する画素混合手段と、

前記4行2列のカラーフィルタ配列単位の2行2列目と4行1列目の色の全画素を混合する画素混合手段とを設けたことを特徴とするカラー固体撮像装置。

【請求項7】 行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、前記カラーフィルタの配列が2行4列を一単位とし、かつ前記2行4列のカラーフィルタの配列単位内の1行1列目と2行3列目が同色カラーフィルタ、かつ2行1列目と1行3列目が同色カラーフィルタ、かつ1行2列目と2行4列目が同色カラーフィルタ、かつ2行2列目と1行4列目が同色カラーフィルタである二次元繰り返し配列を有する固体撮像素子を備え、

前記固体撮像素子の水平 p 画素 (p = 2 n + 2、n は自然数)、垂直 q 画素 (q = 2 m + 2、m は自然数)が画素混合エリアの基本単位であって、

前記画素混合エリアを水平p画素、垂直q画素を一単位とした二次元繰り返し 配列とし、前記画素混合エリアの基本単位内において、

前記2行4列のカラーフィルタ配列単位の1行1列目と2行3列目の色の全画素を混合する画素混合手段と、

前記2行4列のカラーフィルタ配列単位の2行1列目と1行3列目の色の全画素を混合する画素混合手段と、

前記2行4列のカラーフィルタ配列単位の1行2列目と2行4列目の色の全画素を混合する画素混合手段と、

前記2行4列のカラーフィルタ配列単位の2行2列目と1行4列目の色の全画素を混合する画素混合手段とを設けたことを特徴とするカラー固体撮像装置。

【請求項8】 請求項4記載のカラー固体撮像装置において、

前記固体撮像素子の出力信号を輝度信号と色度信号に変換、又はRGB信号に変換する画像信号処理に際し、輝度信号及び色度信号の画素の又はRGBの各々の画素の重心位置が2次元に均等な密度で配列されるフィルタリング手段を更に設けたことを特徴とするカラー固体撮像装置。

【請求項9】 請求項4又は8に記載のカラー固体撮像装置において、

前記固体撮像素子の出力信号をAD変換し、輝度信号に変換するデジタル画像信号処理に際し、水平方向、又は垂直方向、又はその両方向に、混合された固体撮像素子出力の1画素毎に相当する繰り返しサイクルにて、輝度信号の輪郭補正信号を生成するデジタルフィルタリングのタップ係数、又はタップ数を、交互に変更する手段を更に設けたことを特徴とするカラー固体撮像装置。

【請求項10】 請求項1、4、5、8のうちいずれか1項に記載のカラー 固体撮像装置において、

前記カラーフィルタ配列がベイヤー配列であることを特徴とするカラー固体撮像装置。

【請求項11】 請求項1、4、5、8のうちいずれか1項に記載のカラー 固体撮像装置において、

前記2行2列のカラーフィルタの配列が、シアン、マゼンダ、イエロー、及び グリーンの4色の組み合わせであることを特徴とするカラー固体撮像装置。

【請求項12】 請求項2、3、6、7のうちいずれか1項に記載のカラー 固体撮像装置において、

前記4行2列又は前記2行4列のうちの前よりの2行2列のカラーフィルタの 配列が、シアン、マゼンダ、イエロー、及びグリーンの4色の組み合わせである ことを特徴とするカラー固体撮像装置。

【請求項13】 請求項1記載のカラー固体撮像装置において、

前記画素混合基本エリアの一単位が5行5列であり、かつ前記カラーフィルタ 配列がベイヤー配列であることを特徴とするカラー固体撮像装置。

【請求項14】 請求項2又は3に記載のカラー固体撮像装置において、 前記画素混合基本エリアの一単位が6行6列であり、前記4行2列又は前記2 行4列のうちの前よりの2行2列のカラーフィルタの配列が、シアン、マゼンダ 、イエロー、及びグリーンの4色の組み合わせであることを特徴とするカラー固 体撮像装置。

【請求項15】 請求項4、8、9のうちいずれか1項に記載のカラー固体 撮像装置において、

前記画素混合基本エリアの一単位が4行4列又は8行8列であり、かつ前記カラーフィルタ配列がベイヤー配列であることを特徴とするカラー固体撮像装置。

【請求項16】 請求項1~15のうちいずれか1項に記載のカラー固体撮像装置において、

前記固体撮像素子の画素混合出力と全画素独立出力とを切り替える手段を更に設けたことを特徴とするカラー固体撮像装置。

【発明の詳細な説明】

 $[0\ 0\ 0\ 1]$

【発明の属する技術分野】

本発明は、デジタルスチルカメラ、デジタルビデオカメラ等のカラー固体撮像 装置に関するものである。

[0002]

【従来の技術】

従来、受けた光を電気信号に変換し、映像信号として出力する固体撮像素子が知られており、この固体撮像素子から得た映像信号を静止画像として表示するデジタルスチルカメラ等のカメラが知られている。近年では、このような固体撮像素子を用いたカメラは、画質及び機能の更なる向上が要望され、急速な高画素化が進んでいる。

[0003]

例えば、約500万個の画素を有する固体撮像素子であれば、垂直方向の画素 数が約1920画素、水平方向の画素数が約2560画素で、通常のNTSC用 の固体撮像素子の16倍程度の画素数を有し、全画素出力時のフレームレートは 従来の12MHz程度の画素クロックを用いると約1/2秒程度となる。このた め、固体撮像素子から出力される映像信号を、カメラの表示装置(液晶モニタ等) にそのままのフレームレートで出力できない場合が多くなってきた。

[0004]

そこで、このような固体撮像素子において、画素クロックの高速化に加えて垂直方向において信号の読み出し対象とする画素を間引くことにより、映像信号を高速に読み出す駆動方法が従来から用いられている。例えば、8ラインのうち2ラインの画素の信号のみを利用する。

[0005]

また、画素混合の手法により個体撮像素子の出力画素数を削減する技術も知られている(特許文献1参照)。

[0006]

【特許文献1】

特開2001-36920号公報

[0007]

【発明が解決しようとする課題】

しかしながら、上記のような画素間引き構成では、垂直方向に極端にリサンプリング(上記の例では1/4)されることになり、これに伴う、リサンプル時の垂直方向の空間LPFが存在していないため、映像信号の垂直方向に高周波信号が含まれる画像を撮像すると、垂直方向の高周波成分の低周波への折り返し成分が大量に発生し、輝度信号、色度信号共に偽信号が大量に発生するばかりでなく、水平方向と垂直方向の画素サンプリング密度の不均衡により水平解像度に対し垂直解像度が著しく低下するという課題が発生する。また、読み出さない行の画素の信号は廃棄されるため、実質的な感度が低下するという課題も発生する。上記の例での画素利用率は25%となる。

[00008]

更に、上記全ての課題は、従来の方式を用いれば、固体撮像素子の画素数が増加すればするほど、フレームレートを上げるための固体撮像素子の全行に対する垂直読み出し行の比率を下げる必要性から、課題はより顕著化するという性質を原理的に持つものである。

[0009]

8/

本発明の目的は、超メガピクセル等の画素の多い固体撮像素子の出力画素数を 画素混合手法によって削減し、高速、低電力、高感度かつ高画質(高周波の折り 返しノイズを抑圧)に撮影し、以て超高画素固体撮像素子の動画撮像を実現する

[0010]

ことにある。

【課題を解決するための手段】

上記の課題を解決するために、本発明の請求項1に係る第1のカラー固体撮像装置は、行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、かつ前記カラーフィルタの配列が2行2列を一単位とする二次元繰り返し配列を有する固体撮像素子を備え、前記固体撮像素子の水平p画素(p=4n+1、nは自然数)、垂直q画素(q=4m+1、mは自然数)が画素混合エリアの基本単位であって、前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向に(p+1)/2画素、垂直方向に(q+1)/2画素ずれてオーバーラップしながら二次元の繰り返し配列を構成する手段と、前記画素混合エリアの基本単位内において、水平垂直共に中心に位置するカラーフィルタと前記中心に位置する画素から、偶数行及び偶数列離れた位置にある同色のカラーフィルタの全画素を混合する手段とを設けたものである。

[0011]

また、本発明の請求項2に係る第2のカラー固体撮像装置は、行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、前記カラーフィルタの配列が4行2列を一単位とし、かつ前記4行2列のカラーフィルタの配列単位内の1行1列目と3行2列目が同色カラーフィルタ、かつ1行2列目と3行1列目が同色カラーフィルタ、かつ2行1列目と4行2列目が同色カラーフィルタ、かつ2行2列目と4行1列目が同色カラーフィルタである二次元繰り返し配列を有する固体撮像素子を備え、前記固体撮像素子の水平p画素(p=4n+2、nは自然数)、垂直q画素(q=4m+2、mは自然数)が画素混合エリアの基本単位であって、前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向にp/2画素、垂

9/

直方向に q / 2 画素ずれてオーバーラップしながら二次元の繰り返し配列を構成する手段と、前記画素混合エリアの基本単位内において、p 行 q 列の画素混合基本エリア内の1行1列目又は1行2列目又は2行1列目又は2行2列目の画素と同色のカラーフィルタの全画素を全ての画素混合基本エリアで同様の画素混合パターンにて画素混合し、かつ1つの画素混合基本エリアに1色のみである画素混合手段とを設けたものである。

[0012]

また、本発明の請求項3に係る第3のカラー固体撮像装置は、行列状に配列さ れた複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備 し、前記カラーフィルタの配列が2行4列を一単位とし、かつ前記2行4列のカ ラーフィルタの配列単位内の1行1列目と2行3列目が同色カラーフィルタ、か つ2行1列目と1行3列目が同色カラーフィルタ、かつ1行2列目と2行4列目 が同色カラーフィルタ、かつ2行2列目と1行4列目が同色カラーフィルタであ る二次元繰り返し配列を有する固体撮像素子を備え、前記固体撮像素子の水平p 画素(p=4n+2、nは自然数)、垂直a画素(a=4m+2、mは自然数) が画素混合エリアの基本単位であって、前記画素混合エリアの水平ρ画素、垂直 q 画素を一単位とし、前記画素混合エリア基本単位が水平方向に p / 2 画素、垂 直方向に q / 2 画素ずれてオーバーラップしながら二次元の繰り返し配列を構成 する手段と、前記画素混合エリアの基本単位内において、p行q列の画素混合基 本エリア内の1行1列目又は1行2列目又は2行1列目又は2行2列目の画素と 同色のカラーフィルタの全画素を全ての画素混合基本エリアで同様の画素混合パ ターンにて画素混合し、かつ1つの画素混合基本エリアに1色のみである画素混 合手段とを設けたものである。

[0013]

 基本単位であって、前記画素混合エリアの水平p画素、垂直q画素を一単位とし、前記画素混合エリア基本単位が水平方向に(p-1)/2画素と(p+3)/2画素のずれ量を交互に繰り返し、垂直方向に(q-1)/2画素と(q+3)/2画素のずれを交互に繰り返してオーバーラップしながら二次元の繰り返し配列を構成する手段と、前記画素混合エリアの基本単位内において、斜め方向の四隅に位置するカラーフィルタと前記四隅に位置する画素から、偶数行及び偶数列離れた位置にある同色のカラーフィルタの全画素を混合する手段とを設けたものである。

$[0\ 0\ 1\ 4]$

また、本発明の請求項5に係る第5のカラー固体撮像装置は、行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、かつ前記カラーフィルタの配列が2行2列を一単位とする二次元繰り返し配列を有する固体撮像素子を備え、前記固体撮像素子の水平p画素(p=2n+2、nは自然数)、垂直q画素(q=2m+2、mは自然数)が画素混合エリアの基本単位であって、前記画素混合エリアを水平p画素、垂直q画素を一単位とした二次元繰り返し配列とし、前記画素混合エリアの基本単位内において、前記2行2列のカラーフィルタ配列単位の1行1列目の色の全画素を混合する画素混合手段と、前記2行2列のカラーフィルタ配列単位の2行1列目の色の全画素を混合する画素混合手段と、前記2行2列のカラーフィルタ配列単位の2行1列目の色の全画素を混合する画素混合手段とを設けたものである。

[0015]

また、本発明の請求項6に係る第6のカラー固体撮像装置は、行列状に配列された複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備し、前記カラーフィルタの配列が4行2列を一単位とし、かつ前記4行2列のカラーフィルタの配列単位内の1行1列目と3行2列目が同色カラーフィルタ、かつ1行2列目と3行1列目が同色カラーフィルタ、かつ2行1列目と4行2列目が同色カラーフィルタ、かつ2行1列目と4行2列目が同色カラーフィルタである二次元繰り返し配列を有する固体撮像素子を備え、前記固体撮像素子の水平p

画素(p=2n+2、nは自然数)、垂直q画素(q=2m+2、mは自然数)が画素混合エリアの基本単位であって、前記画素混合エリアを水平p画素、垂直q画素を一単位とした二次元繰り返し配列とし、前記画素混合エリアの基本単位内において、前記4行2列のカラーフィルタ配列単位の1行1列目と3行2列目の色の全画素を混合する画素混合手段と、前記4行2列のカラーフィルタ配列単位の1行2列目と3行1列目の色の全画素を混合する画素混合手段と、前記4行2列のカラーフィルタ配列単位の2行1列目と4行2列目の色の全画素を混合する画素混合手段と、前記4行1列目の色の全画素を混合する画素混合手段とを設けたものである。

[0016]

また、本発明の請求項7に係る第7のカラー固体撮像装置は、行列状に配列さ れた複数の光電変換素子と、前記光電変換素子の前面にカラーフィルタとを具備 し、前記カラーフィルタの配列が2行4列を一単位とし、かつ前記2行4列のカ ラーフィルタの配列単位内の1行1列目と2行3列目が同色カラーフィルタ、か つ2行1列目と1行3列目が同色カラーフィルタ、かつ1行2列目と2行4列目 が同色カラーフィルタ、かつ2行2列目と1行4列目が同色カラーフィルタであ る二次元繰り返し配列を有する固体撮像素子を備え、前記固体撮像素子の水平p 画素(p=2n+2、nは自然数)、垂直q画素(q=2m+2、mは自然数) が画素混合エリアの基本単位であって、前記画素混合エリアを水平ρ画素、垂直 a画素を一単位とした二次元繰り返し配列とし、前記画素混合エリアの基本単位 内において、前記2行4列のカラーフィルタ配列単位の1行1列目と2行3列目 の色の全画素を混合する画素混合手段と、前記2行4列のカラーフィルタ配列単 位の2行1列目と1行3列目の色の全画素を混合する画素混合手段と、前記2行 4列のカラーフィルタ配列単位の1行2列目と2行4列目の色の全画素を混合す る画素混合手段と、前記2行4列のカラーフィルタ配列単位の2行2列目と1行 4 列目の色の全画素を混合する画素混合手段とを設けたものである。

[0017]

上記本発明に係る第1~第7のカラー個体撮像装置のいずれかの方式を採用することで、画素混合効果により、プリLPFの存在する水平垂直方向共に2次元

の空間リサンプリングが実現する結果、映像信号の水平・垂直方向共に高周波信号が含まれる画像を撮像した場合であっても、高周波成分の低周波への折り返し成分が激減され、輝度信号、色度信号共に偽信号が大幅に抑圧されるばかりでなく、水平方向と垂直方向の画素サンプリング密度の完全な均衡化が可能になり、水平解像度と垂直解像度が全く同一とすることも可能となる。また、画素混合により、全ての画素を廃棄することなく出力可能となるので、感度が大幅に向上するという効果がある。本発明での画素利用率は100%となる。

[0018]

更に、本発明の方式を用いれば、固体撮像素子の画素数が増加しても、フレームレートを上げるための画素混合エリアを垂直水平方向の各々を目的に応じ拡大設定することにより、最適な出力画素数の選択が可能となる。

[0019]

【発明の実施の形態】

以下、本発明のカラー固体撮像装置の第1~第5の実施形態について、図面を 用いて説明する。なお、各実施形態ではCCD固体撮像素子を用いた場合を説明 するが、撮像素子はMOS型固体撮像素子であっても構わない。

[0020]

〈第1の実施形態〉

図1は、本発明のカラー固体撮像装置の第1の実施形態のCCD固体撮像素子構成図である。11は、光電変換素子とその前面に装着されるカラーフィルタである。ここでは、カラーフィルタ配列を例えばベイヤー配列とする。ここで、GrとGbは実際には同色であるが、動作の説明の便宜上、水平両サイドをRフィルタで挟まれるフィルタ画素をGr、水平両サイドをBフィルタで挟まれるフィルタ画素をGbと表記している。12はV1からV12で構成される12相の垂直転送段、13はH1とH2で構成される2相の水平転送段、14は出力アンプ、15は前記V1からV12で構成される12相の垂直転送段12の延長で、ゲートは独立配線されており、V13からV48で構成される垂直一水平転送制御部、16はGrの画素混合エリアの基本単位、17はBの画素混合エリアの基本単位、18はGbの画素混合エリアの基本単位、19はRの画素混合エリアの基本単位、18はGbの画素混合エリアの基本単位、19はRの画素混合エリアの基本

本単位である。

[0021]

第1の実施形態は、前記第1のカラー固体撮像装置中のn及びmが「n=m=1」を満たす、つまり画素混合エリアが5行5列の場合である。

[0022]

まず、垂直転送段12は6相モードの基本転送となる。ただし画素混合の都合 上、Vは12相の独立配線となっており、まずV3に接続されている光電変換素 子Gr及びRと、V9に接続されている光電変換素子B及びGbとの画素の信号 電荷が、V3ゲートとV9ゲートに光電変換素子読み出しパルスを印加すること により、垂直転送段12に読み出され、垂直転送段12内を紙面下側方向に通常 の6相モードで転送され、垂直転送段12内のGr及びRの電荷が4段進んでV 7ゲート下に転送され、垂直転送段12内のB及びGbの電荷がV1ゲート下に 転送された際に、V7ゲートとV1ゲートに光電変換素子読み出しパルスを印加 することにより、V7,V1に接続されている画素が垂直転送段12に読み出さ れ、各々同色の画素が2画素、垂直転送段12内で混合される。更に垂直転送段 12内を紙面下側方向に通常の6相モードで転送し、垂直転送段12内のGr及 びRの電荷が4段進んでV11ゲート下に転送され、垂直転送段12内のB及び Gbの電荷がV5ゲート下に転送された際に、同様にV11ゲートとV5ゲート に光電変換素子読み出しパルスを印加することにより、V11. V5に接続され ている画素が垂直転送段12に読み出され、各々同色の画素が3画素、垂直転送 段12内で混合される。

[0023]

このとき、垂直-水平転送制御部15はV13からV48の全てのゲートを垂直転送段12と同様に通常の6相モードで駆動することで、垂直-水平転送制御部15内に前記3画素混合されたGr及びRの信号電荷が蓄積される。次に垂直-水平転送制御部15のV37~V42とV19~V24のみを通常の6相駆動で動作させることで、V42の列とV24の列の各々GrとRの信号電荷のみが水平転送段13内へ転送される。次に水平転送段13を通常の2相駆動モードで、2段転送する。その後、垂直-水平転送制御部15のV25~V30とV43

~V48のみを通常の6相駆動で動作させることで、V30の列とV48の列の各々GrとRの信号電荷のみが水平転送段13内へ転送され、水平転送段13内の同色の信号電荷と混合され、水平転送段13内で都合6画素の各々GrとRの信号電荷が混合される。更に、水平転送段13を通常の2相駆動モードで、2段転送した後、垂直一水平転送制御部15のV13~V18とV31~V36のみを通常の6相駆動で動作させることで、V18の列とV36の列の各々GrとRの信号電荷のみが水平転送段13内へ転送され、水平転送段13内の同色の信号電荷と混合され、水平転送段13内で都合9画素の各々GrとRの信号電荷が混合される。その後水平転送段13を通常の2相駆動で動作させ、出力アンプ14を介して、固体撮像素子より9画素混合した各々GrとRの信号を出力する。

[0024]

以上の一連の動作を繰り返すことにより次のラインでは、固体撮像素子より9 画素混合した各々BとGbの信号を出力する。

[0025]

以上の説明で明らかなように、Grの画素混合エリア単位16内のGrの全9画素を、Rの画素混合エリア単位19内のRの全9画素を、Bの画素混合エリア単位17内のBの全9画素を、Gbの画素混合エリア単位18内のGbの全9画素をそれぞれ混合して出力する。この手法により出力された画素混合パターンイメージを図2に示す。

[0026]

図2に示したとおり、9画素混合された画素の重心が画素混合エリアの中心と一致し、画素混合基本エリア単位が、2次元に3画素オーバーラップしながら均等な配列となり、更に、9画素混合の重心の画素配列もまたベイヤー配列となる。また、画素利用率が100%であることが分かる。

[0027]

図3は、第1の実施形態のシステムブロック図である。31は図1のCCD固体撮像素子、32はCCD固体撮像素子駆動ブロック、33はカメラアナログフロントエンドのCDS、AGC、A/D変換器、34はシステムタイミング同期信号発生ブロック(SSG)、35はCCDキズ補正等のDRAM格納前処理ブ

ロック、36はDRAM、37はDRAM制御ブロック、38はYC信号処理ブロック、39はカメラ信号処理全体ブロックである。

[0028]

本発明の第1の実施形態の固体撮像素子出力は、前述のとおり、混合モードで も空間的には混合画素の重心が2次元均等密度の通常のベイヤー配列となる。

[0029]

CCD固体撮像素子31をCCD固体撮像素子駆動ブロック32のタイミング発生により前述の駆動方法でドライブし、9画素混合出力を得る。このとき混合駆動により出力はタイミング的にはクロックに対し間歇になる。出力信号はカメラアナログフロントエンド33によりデジタル信号に変換され、DRAM格納前処理ブロック35にてキズ補正処理を施され、DRAM制御ブロック37にて素子出力の間歇タイミング補正を施して、DRAM36に一旦格納される。ここで格納されるデータは画素数が1/9になった完全なベイヤー配列となるため、以降の処理は通常のベイヤー処理となる。DRAM36内のCCDRAWデータは、必要に応じてYC信号処理ブロック38にてYC信号に変換され、本発明の装置より出力される。

[0030]

ここで、V1~V12を一般的な3:1インタレースの全画素読み出しモードのタイミングに変更し、V13~V48も一般的な6相駆動を行い、信号処理タイミングも間歇補正処理をOFFすれば、タイミング変更のみで、画素混合モードと3:1インタレースの全画素読み出しモードとが切り替え可能となる。

$[0\ 0\ 3\ 1]$

なお、カラーフィルタが2行2列の補色カラーフィルタ配列の撮像素子であっても全く同様の手段にて同様の効果が実現できる。本実施形態の場合の2行2列の補色フィルタの画素混合パターンイメージを図4に示す。

[0032]

〈第2の実施形態〉

図5は、本発明のカラー固体撮像装置の第2の実施形態のCCD固体撮像素子構成図である。51は光電変換素子とその前面に装着されるカラーフィルタであ

る。ここでは、カラーフィルタ配列を例えば2行4列の補色市松配列とする。52はV1からV12で構成される12相の垂直転送段、53はH1~H3で構成される3相の水平転送段、54は出力アンプ、55は前記V1からV12で構成される12相の垂直転送段52の延長で、ゲートは独立配線されており、V13からV48で構成される垂直一水平転送制御部、56はMgの画素混合エリアの基本単位、57はGの画素混合エリアの基本単位、58はYeの画素混合エリアの基本単位、59はCyの画素混合エリアの基本単位である。

[0033]

第2の実施形態は、前記第3のカラー固体撮像装置中のn及びmが「n=m=1」を満たす、つまり画素混合エリアが6行6列の場合である。

[0034]

まず、垂直転送段52は6相モードの基本転送となる。ただし画素混合の都合 - 上、Vは12相の独立配線となっており、まずV3に接続されている光電変換素 子とV9に接続されている光電変換素子の画素の信号電荷が、V3ゲートとV9 ゲートに光電変換素子読み出しパルスを印加することにより、垂直転送段52に 読み出され、垂直転送段52内を紙面下側方向に通常の6相モードで転送され、 垂直転送段52内のV3に接続されていた光電変換素子の画素の電荷が4段進ん でV7ゲート下に転送され、垂直転送段52内のV9に接続されていた光電変換 素子の電荷が4段進んでV1ゲート下に転送された際に、V7ゲートとV1ゲー トに光電変換素子読み出しパルスを印加することにより、V7、V1に接続され ている画素が垂直転送段52に読み出され、各々同色の画素が2画素、垂直転送 段52内で混合される。更に垂直転送段52内を紙面下側方向に通常の6相モー ドで転送し、垂直転送段52内のV7ゲート下の電荷が4段進んでV11ゲート 下に転送され、垂直転送段52内のV1ゲート下の電荷が4段進んでV5ゲート 下に転送された際に、同様にV11ゲートとV5ゲートに光電変換素子読み出し パルスを印加することにより、V11,V5に接続されている画素が垂直転送段 52に読み出され、各々同色の画素が3画素ずつ、垂直転送段52内で混合され る。

[0035]

このとき、垂直一水平転送制御部55はV13からV48の全てのゲートを垂直転送段52と同様に通常の6相モードで駆動することで、垂直一水平転送制御部55内に前記3画素混合されたV3, V7, V11に接続されていた画素の信号電荷が蓄積される。次に垂直一水平転送制御部55のV25~V30とV43~V48のみを通常の6相駆動で動作させることで、V30の列とV48の列の各々の信号電荷のみが水平転送段53内へ転送される。次に水平転送段53を1ライン分転送する。次に、垂直一水平転送制御部55のV13~V18とV31~V36のみを通常の6相駆動で動作させることで、V18の列とV36の列の各々の信号電荷のみが水平転送段53内へ転送される。

[0036]

次に水平転送段53を通常とは逆の出力アンプ54と反対方向への3相駆動モードで、4サイクル転送する。その後、垂直-水平転送制御部55のV37~V42とV19~V24のみを通常の6相駆動で動作させることで、V42の列とV24の列の各々の信号電荷のみが水平転送段53内へ転送され、水平転送段53内の同色の信号電荷と混合され、水平転送段53内で都合6画素の各々の信号電荷が混合される。

[0037]

更に、水平転送段 5 3 を通常の 3 相駆動モードで、 2 サイクル転送した後、 V $1\sim V$ 4 8 までの全垂直ゲートを同時に 1 サイクル通常の 6 相駆動で動作させることで、垂直一水平転送制御部 5 5 には次のラインの信号電荷が蓄積される。

[0038]

次に垂直一水平転送制御部55のV25~V30とV43~V48のみを通常の6相駆動で動作させることで、V30の列とV48の列の各々の信号電荷のみが水平転送段53内へ転送されることになり、水平転送段53内で都合9画素の各々の信号電荷が混合される。その後水平転送段53を通常の3相駆動で動作させ、出力アンプ54を介して、固体撮像素子より9画素混合した各々の信号を出力する。

[0039]

以上の一連の動作を繰り返すことにより次のラインでは、固体撮像素子より9

画素混合した次のラインの信号を出力する。

$[0 \ 0 \ 4 \ 0]$

以上の説明で明らかなように、Mgの画素混合エリア単位56内のMgの全9画素を、Cyの画素混合エリア単位59内のCyの全9画素を、Gの画素混合エリア単位57内のGの全9画素を、Yeの画素混合エリア単位58内のYeの全9画素をそれぞれ混合して出力する。

[0041]

また、本固体撮像素子を90度回転させれば、素子出力のスキャン方向は90度方向が変わるものの、前記第2のカラー固体撮像装置における4行2列のフィルタ配列にも対応が可能となる。上記手法により出力された4行2列画素混合パターンイメージを図6に示す。

[0042]

図6に示したとおり、画素混合基本エリア単位は、2次元に3画素オーバーラップしながら均等な配列となり、更に、9画素混合の重心の画素配列も、2次元に均等な配列となり、更に元のカラーフィルタ配列のちょうど上下反転の配列パターンとなり、簡単な信号処理の工夫でカメラ処理が可能となる。また、画素利用率が100%であることが分かる。

[0043]

本実施形態のCCD固体撮像素子を図3中の固体撮像素子31として採用する場合、固体撮像素子出力は、図6に示すとおり、混合モードでも空間的には混合画素の重心が2次元均等密度の配列となる。このとき、DRAM36に格納されるデータは画素数が1/9になった水平と垂直がさかさまになった90度回転イメージとなるため、DRAM制御ブロック37にて、通常とは90度回転させた垂直方向にスキャンするようにDRAM読み出しを行うことで対応する。以降の処理は元とは鏡像の補色配列処理となる。

[0044]

ここで、V1~V12を一般的な3:1インタレースの全画素読み出しモードのタイミングに変更し、V13~V48も一般的な6相駆動を行い、信号処理タイミングも間歇補正処理をOFFし、YCの鏡像配列処理をOFFすれば、タイ

ミング変更のみで、画素混合モードと3:1インタレースの全画素読み出しモードとが切り替え可能となる。

[0045]

〈第3の実施形態〉

図7は、本発明のカラー固体撮像装置の第3の実施形態のCCD固体撮像素子構成図である。71は、光電変換素子とその前面に装着されるカラーフィルタである。ここでは、カラーフィルタ配列を例えばベイヤー配列とする。72はV1からV8で構成される8相の垂直転送段、73はH1とH2で構成される2相の水平転送段、74は出力アンプ、75は前記V1からV8で構成される8相の垂直転送段72の延長で、ゲートは独立配線されており、V9からV24で構成される垂直一水平転送制御部、76はGrの画素混合エリアの基本単位、77はBの画素混合エリアの基本単位、78はGbの画素混合エリアの基本単位、79はRの画素混合エリアの基本単位である。

[0046]

第3の実施形態は、前記第4のカラー固体撮像装置中のn及びmが「n=m=1」を満たす、つまり画素混合エリアが3行3列の場合である。

[0047]

まず、垂直転送段72は4相モードの基本転送となる。ただし画素混合の都合上、Vは8相の独立配線となっており、まずV3に接続されている光電変換素子 Gr及びRと、V5に接続されている光電変換素子B及びGbとの画素の信号電荷が、V3ゲートとV5ゲートに光電変換素子読み出しパルスを印加することにより、垂直転送段72に読み出され、垂直転送段72内を紙面下側方向に通常の4相モードで転送され、垂直転送段72内のGr及びRの電荷が4段進んでV7ゲート下に転送され、垂直転送段72内のB及びGbの電荷が4段進んでV1ゲート下に転送された際に、V7ゲートとV1ゲートに光電変換素子読み出しパルスを印加することにより、V7,V1に接続されている画素が垂直転送段72に読み出され、各々同色の画素が2画素、垂直転送段72内で混合される。

[0048]

このとき、垂直-水平転送制御部75はV9からV24の全てのゲートを垂直

転送段72と同様に通常の4相モードで駆動することで、垂直-水平転送制御部 75内に前記2画素混合されたGr及びRの信号電荷が蓄積される。次に垂直ー 水平転送制御部75のV17~V20とV13~V16のみを通常の4相駆動で 動作させることで、V20の列とV16の列の各々GrとRの信号電荷のみが水 平転送段73内へ転送される。次に水平転送段73を通常の2相駆動モードで、 2サイクル転送する。その後、垂直-水平転送制御部75のV9~V12とV2 1~V24のみを通常の4相駆動で動作させることで、V12の列とV24の列 の各々GrとRの信号電荷のみが水平転送段73内へ転送され、水平転送段73 内の同色の信号電荷と混合され、水平転送段73内で都合4画素の各々GrとR の信号電荷が混合される。その後水平転送段73を通常の2相駆動で動作させ、 出力アンプ74を介して、固体撮像素子より4画素混合した各々GrとRの信号 を出力する。

(0049)

以上の一連の動作を繰り返すことにより次のラインでは、固体撮像素子より4 画素混合した各々BとGbの信号を出力する。

[0050]

以上の説明で明らかなように、Grの画素混合エリア単位76内のGrの全4 画素を、Rの画素混合エリア単位79内のRの全4画素を、Bの画素混合エリア 単位77内のBの全4画素を、Gbの画素混合エリア単位78内のGbの全4画 素をそれぞれ混合して出力する。この手法により出力された画素混合パターンイ メージを図8に示す。

(0051)

図8に示したとおり、4画素混合された画素の重心が画素混合エリアの中心と 一致し、画素混合基本エリア単位が、2次元にオーバーラップなし(隣接)と2 画素オーバーラップとを繰り返しながら、混合画素の重心も不均等な配列となる が、4画素混合後の画素配列は、やはりベイヤー配列となる。また、画素利用率 は、第1及び第2の実施形態と同様、100%であることが分かる。

[0052]

図7のCCD固体撮像素子を図3中の固体撮像素子31として採用する場合、

固体撮像素子出力は、前述のとおり、混合モードでも空間的には混合画素の配列は通常のベイヤー配列となる。このとき、混合駆動により出力はタイミング的には水平CCDクロックに対し間歇になる。DRAM36に格納されるデータは画素数が1/4になった完全なベイヤー配列となるため、配列的には以降の処理は通常のベイヤー処理となる。DRAM36内のCCDRAWデータは、必要に応じてYC信号処理ブロック38にてYC信号に変換されるが、混合画素の重心の配列密度が2次元的に不均等となるため、不均衡補正が必要となる。

[0053]

以下、図9を用いて混合画素の重心の配列密度不均衡補正手法について、説明する。91はDRAM36からのCCDRAWデータ入力部、92はY信号の不均等配列補正フィルタ、93は第1の垂直輪郭補正信号生成フィルタ、94は第2の垂直輪郭補正信号生成フィルタ、95は垂直輪郭補正信号生成フィルタ切り替え手段の制御信号入力部、96は垂直輪郭補正信号ゲイン入力、97は第1の水平輪郭補正信号生成フィルタ、98は第2の水平輪郭補正信号生成フィルタ、99は水平輪郭補正信号生成フィルタ切り替え手段の制御信号入力部、100は水平輪郭補正信号ゲイン入力、101はY信号輪郭補正ブロック、102はC信号の不均等配列補正フィルタである。

[0054]

DRAM36からのCCDRAWデータ入力部91には、水平垂直共に1+zのデジタルフィルタ92を設ける。これにより、フィルタ処理後のY信号画素の重心配列は、図8に示したとおり2次元均等配列に補正される。しかしながら、Y信号の重心配列は均等になるものの、離れた画素から重心配列補正される場合は空間周波数特性の低下が激しく、接近した画素から重心配列補正される場合は空間周波数特性の低下が少ないので、画素毎の空間周波数特性の補正が必要となる。空間周波数特性の変化は、図8からも明らかなように、水平、垂直共に1画素おきに繰り返される。したがって、特性の異なる第1及び第2の垂直輪郭補正信号生成フィルタ切り替え手段の制御信号入力部95にライン毎に反転するパルスを入力すると共に、垂直輪郭補正信号ゲイン入力96もライン毎に反転するパルスを入力すると共に、垂直輪郭補正信号ゲイン入力96もライン毎に反転するパルスを入力すると共に、垂直輪郭補正信号ゲイン入力96もライン毎に反転するパルスを入力すると共に、垂直

周波数特性の変化の振幅を低減できる。また特性の異なる第1及び第2の水平輪郭補正信号生成フィルタ97,98を設け、水平輪郭補正信号生成フィルタ切り替え手段の制御信号入力部99に水平1画素毎に反転するパルスを入力すると共に、水平輪郭補正信号ゲイン入力100も水平1画素毎に最適値に切り替えることで、水平方向の周波数特性の変化の振幅も低減できる。

[0055]

同様にC信号についても水平垂直共に1+2z+zzのデジタルフィルタ102を設けることにより、2次元均等配列に補正されることとなる。ここで、C信号はその必要帯域が狭いことから1+2z+zzという広い範囲にてLPFをかけるため、周波数特性の変化の振幅の低減効果も併せ持つことになる。

[0056]

ここで、V1~V8を一般的な2:1インタレースの全画素読み出しモードのタイミングに変更し、V9~V24も一般的な4相駆動を行い、信号処理タイミングも間歇補正処理及び各種補正処理をOFFすれば、タイミング変更のみで、画素混合モードと2:1インタレースの全画素読み出しモードとが切り替え可能となる。

[0057]

なお、カラーフィルタが2行2列の補色カラーフィルタ配列の撮像素子であっても全く同様の手段にて同様の効果が実現できる。本実施形態の場合の2行2列の補色フィルタの画素混合パターンイメージを図10に示す。

[0058]

〈第4の実施形態〉

図11は、本発明のカラー固体撮像装置の第4の実施形態のCCD固体撮像素子構成図である。111は、光電変換素子とその前面に装着されるカラーフィルタである。ここでは、カラーフィルタ配列を例えばベイヤー配列とする。112はV1からV12で構成される12相の垂直転送段、113はH1とH2で構成される2相の水平転送段、114は出力アンプ、115は前記V1からV12で構成される12相の垂直転送段112の延長で、ゲートは独立配線されており、V13からV30で構成される垂直一水平転送制御部、116は全色共通の画素

混合エリアの基本単位である。

[0059]

第4の実施形態は、前記第5のカラー固体撮像装置中のn及びmが「n=m=2」を満たす、つまり画素混合エリアが6行6列の場合である。

[0060]

まず、垂直転送段112は6相モードの基本転送となる。ただし画素混合の都合上、Vは12相の独立配線となっており、まずV3に接続されている光電変換素子Gr及びRの画素の信号電荷が、V3ゲートに光電変換素子読み出しパルスを印加することにより、垂直転送段112に読み出され、垂直転送段112内を紙面下側方向に通常の6相モードで転送され、垂直転送段112内のGr及びRの電荷が4段進んでV7ゲート下に転送された際に、V7ゲートとV1ゲートに光電変換素子読み出しパルスを印加することにより、V7,V1に接続されている画素が垂直転送段112に読み出され、Gr及びR画素が2画素、垂直転送段112内で混合される。更に垂直転送段112内を紙面下側方向に通常の6相モードで転送し、垂直転送段112内のGr及びRの電荷が4段進んでV11ゲート下に転送され、垂直転送段112内のB及びGbの電荷が4段進んでV5ゲート下に転送された際に、同様にV11ゲートとV5ゲートに光電変換素子読み出しパルスを印加することにより、V11,V5に接続されている画素が垂直転送段112に読み出され、Gr及びRは各々同色の画素が都合3画素、B及びGbは各々同色画素が2画素、垂直転送段112内で混合される。

 $[0\ 0\ 6\ 1]$

このとき、垂直一水平転送制御部115はV13からV30の全てのゲートを垂直転送段112と同様に通常の6相モードで駆動することで、垂直一水平転送制御部115内に前記3画素混合されたGr及びRの信号電荷が蓄積される。またこのときに、垂直転送段112内のB及びGbの電荷が4段進んでV9ゲート下に転送され、同様にV9ゲートに光電変換素子読み出しパルスを印加することにより、V9に接続されている画素が垂直転送段112に読み出され、B及びGbも同色画素が3画素、垂直転送段112内で混合される。

[0062]

次に垂直一水平転送制御部115のV25~V30のみを通常の6相駆動で動作させることで、V30の列の各々GrとRの信号電荷のみが水平転送段113 内へ転送される。次に水平転送段113を通常の2相駆動モードで、2段転送する。その後、垂直一水平転送制御部115のV19~V24のみを通常の6相駆動で動作させることで、V24の列の各々GrとRの信号電荷のみが水平転送段113内へ転送され、水平転送段113内の同色の信号電荷と混合され、水平転送段113内で都合6画素の各々GrとRの信号電荷が混合される。更に、水平転送段113を通常の2相駆動モードで、2段転送した後、垂直一水平転送制御部115のV13~V18のみを通常の6相駆動で動作させることで、V18の列の各々GrとRの信号電荷のみが水平転送段113内で都合9画素の各々GrとRの信号電荷が混合され、水平転送段113内で都合9画素の各々GrとRの信号電荷が混合され、水平転送段113を通常の2相駆動で動作させ、出力アンプ114を介して、固体撮像素子より9画素混合した各々1ライン分のGrとRの信号を出力する。

[0063]

以上の一連の動作を繰り返すことにより次のラインでは、固体撮像素子より 9 画素混合した各々BとGbの信号を出力する。

[0064]

以上の説明で明らかなように、画素混合エリア単位116内のGrの全9画素と、Rの全9画素と、Bの全9画素と、Gbの全9画素との各々の混合出力を実現する。この手法により出力された画素混合パターンイメージを図12に示す。

$[0\ 0\ 6\ 5]$

図12に示したとおり、単一の画素混合エリア116内で9画素混合された画素の全色が固体撮像素子より出力されることとなる。また、本実施形態においても、画素利用率が100%であることが分かる。

[0066]

図11のCCD固体撮像素子を図3中の固体撮像素子31として採用する場合、固体撮像素子出力は、前述のとおり、混合モードでも空間的には混合画素の重心が、単一の画素混合エリア116内の中心近傍で、全色共に出力されることと

なる。このとき、DRAM36に格納されるデータは画素数が1/9になった同一エリア4色の配列となるため、同一エリア内画素でYC処理を完結する処理となる。

[0067]

ここで、V1~V12を一般的な3:1インタレースの全画素読み出しモードのタイミングに変更し、V13~V30も一般的な6相駆動を行い、信号処理タイミングも間歇補正処理をOFFし、YC処理をベイヤー処理にすれば、タイミング変更と簡単な回路切り替えのみで、画素混合モードと3:1インタレースの全画素読み出しモードとが切り替え可能となる。

[0068]

本実施形態では、Y出力画素数が、オーバーラップタイプに比較して1/4になるため、画素数を大幅に削減する際に有効となる。

[0069]

なお、カラーフィルタが2行2列の補色カラーフィルタ配列の撮像素子であっても全く同様の手段にて同様の効果が実現できる。本実施形態の場合の2行2列の補色フィルタの画素混合パターンイメージを図13に示す。

[0070]

〈第5の実施形態〉

図14は、本発明のカラー固体撮像装置の第5の実施形態のCCD固体撮像素子構成図である。141は光電変換素子とその前面に装着されるカラーフィルタである。ここでは、カラーフィルタ配列を例えば2行4列の補色市松配列とする。142はV1からV12で構成される12相の垂直転送段、143はH1~H3で構成される3相の水平転送段、144は出力アンプ、145は前記V1からV12で構成される12相の垂直転送段142の延長で、ゲートは独立配線されており、V13からV48で構成される垂直一水平転送制御部、146は全色の画素混合エリアの基本単位である。

[0071]

第5の実施形態は、前記第7のカラー固体撮像装置中のn及びmが「n=m=2」を満たす、つまり画素混合エリアが6行6列の場合である。

[0072]

まず、垂直転送段142は6相モードの基本転送となる。ただし画素混合の都 合上、Vは12相の独立配線となっており、まずV3に接続されている光電変換 素子の画素の信号電荷が、V3ゲートに光電変換素子読み出しパルスを印加する ことにより、垂直転送段142に読み出され、垂直転送段142内を紙面下側方 向に通常の6相モードで転送され、垂直転送段142内のV3に接続されている 画素の電荷が4段進んでV7ゲート下に転送された際に、V7ゲートとV1ゲー トに光電変換素子読み出しパルスを印加することにより、V7,V1に接続され ている画素が垂直転送段142に読み出され、V3,V7の画素が2画素、垂直 転送段142内で混合される。更に垂直転送段142内を紙面下側方向に通常の 6 相モードで転送し、垂直転送段142内のV3,V7の画素の電荷が4段進ん でV11ゲート下に転送され、垂直転送段142内のV1の画素の電荷が4段進 んでV5ゲート下に転送された際に、同様にV11ゲートとV5ゲートに光電変 換素子読み出しパルスを印加することにより、V11、V5に接続されている画 素が垂直転送段142に読み出され、V3,V7,V11の画素は各々同色の画 素が3画素、V1、V5の画素は各々同色画素が2画素、垂直転送段142内で 混合される。

[0073]

このとき、垂直-水平転送制御部145はV13からV48の全てのゲートを垂直転送段142と同様に通常の6相モードで駆動することで、垂直-水平転送制御部145内に前記3画素混合されたV3, V7, V11の画素の信号電荷が蓄積される。またこのときに、垂直転送段142内のV1, V5の画素の電荷が4段進んでV9ゲート下に転送され、同様にV9ゲートに光電変換素子読み出しパルスを印加することにより、V9に接続されている画素が垂直転送段142に読み出され、V1, V5, V9画素も同色画素が各々3画素、垂直転送段142内で混合される。

[0074]

次に垂直-水平転送制御部145のV13~V18とV19~V24のみを通常の6相駆動で動作させることで、V18の列とV24の列の各々の信号電荷の



みが水平転送段143内へ転送される。次に水平転送段143を通常とは逆方向の出力アンプ144と反対方向へ3相駆動で4サイクル分転送する。次に、垂直 -水平転送制御部145のV13~V48の全てのゲートをV1~V12と同様に通常の6相駆動で動作させることで、V30の列とV36の列とV42の列と V48の列との各々の信号電荷が水平転送段143内へ転送される。その結果、V30に接続される水平転送段143内にはGが3画素分、V36に接続される水平転送段143内にはGが3画素分、V36に接続される水平転送段143内には混合されたCyが6画素分、V48に接続される水平転送段143内には混合されたCyが6画素分、V48に接続される水平転送段143内には混合されたYeが6画素分それぞれ蓄積されたことになる。

[0075]

次に水平転送段143を通常とは逆の出力アンプ144と反対方向への3相駆動モードで、2サイクル転送する。その後、垂直-水平転送制御部145のV37~V42とV43~V48のみを通常の6相駆動で動作させることで、V42の列とV48の列の各々の信号電荷のみが水平転送段143内へ転送され、水平転送段143内の同色の信号電荷と混合され、水平転送段143内で都合各々6画素の各々の信号電荷が混合される。

[0076]

更に、水平転送段 143 を通常の 3 相駆動モードで、出力アンプ 144 の方向に 4 サイクル転送した後、V13 ~ V18 、 V19 ~ V24 、 V25 ~ V30 、 V31 ~ V36 のみゲートを同時に 1 サイクル通常の 6 相駆動で動作させることで、水平転送段 143 内で都合各々 9 画素の各々同色の信号電荷が混合される。

[0077]

その後水平転送段143を通常の3相駆動で動作させ、出力アンプ144を介して、固体撮像素子より9画素混合した各々の信号を出力する。

[0078]

以上の一連の動作を繰り返すことにより次のラインでは、固体撮像素子より 9 画素混合した次のラインの信号を出力する。

[0079]

以上の説明で明らかなように、全色共通の画素混合エリア単位146内のMg



の全9画素と、Cyの全9画素と、Gの全9画素と、Yeの全9画素との各々の混合出力を実現する。

[0080]

また、本固体撮像素子を90度回転させれば、素子出力のスキャン方向は90度方向が変わるものの、前記第6のカラー固体撮像装置における4行2列のフィルタ配列にも対応が可能となる。

[0081]

この手法により出力された4行2列画素混合パターンイメージを図15に示す。図15に示したとおり、単一の画素混合エリア146内で9画素混合された画素の全色が固体撮像素子より出力されることとなる。また、本実施形態においても、画素利用率が100%であることが分かる。

[0082]

本実施形態のCCD固体撮像素子を図3中の固体撮像素子31として採用する場合、固体撮像素子出力は、前述のとおり、混合モードでも空間的には混合画素の重心が、単一の画素混合エリア146内の中心近傍で、全色共に出力されることとなる。このとき、DRAM36に格納されるデータは画素数が1/9になった同一エリア4色の配列となるため、同一エリア内画素でYC処理を完結する処理となる。

[0083]

ここで、V1~V12を一般的な3:1インタレースの全画素読み出しモードのタイミングに変更し、V13~V48も一般的な6相駆動を行い、信号処理タイミングも間歇補正処理をOFFし、YC処理を元のカラーフィルタ配列の補色市松処理にすれば、タイミング変更と簡単な回路切り替えのみで、画素混合モードと3:1インタレースの全画素読み出しモードとが切り替え可能となる。

[0084]

本実施形態では、Y出力画素数が、オーバーラップタイプに比較して1/4になるため、高画質を維持しつつ、必要画素数まで画素数を削減する際に有効となる。

[0085]



【発明の効果】

以上のように請求項1の発明によれば、2行2列を単位配列とするカラーフィルタ配列の超高画素固体撮像素子を用いた動画撮像において、映像信号の水平・垂直方向共に高周波信号が含まれる画像を撮像した場合であっても、高周波成分の低周波への折り返し成分が大幅に低減され、輝度信号、色度信号共に偽信号が大幅に抑圧されるばかりでなく、水平方向と垂直方向の画素サンプリング密度の完全な均衡化が図れ、水平解像度と垂直解像度を同一とすることが可能となり、また、全ての画素を廃棄することなく出力可能となるので、感度が大幅に向上するという効果がある。更に、固体撮像素子の画素数が増加しても、フレームレートを上げるための画素混合エリアを垂直水平方向の各々を目的に応じ拡大設定することにより、最適な出力画素数の選択が可能となる。

[0086]

また、請求項2の発明によれば、2行4列又は4行2列を単位配列とするカラーフィルタ配列の超高画素固体撮像素子を用いた動画撮像において、映像信号の水平・垂直方向共に高周波信号が含まれる画像を撮像した場合であっても、高周波成分の低周波への折り返し成分が大幅に低減され、輝度信号、色度信号共に偽信号が大幅に抑圧されるばかりでなく、水平方向と垂直方向の画素サンプリング密度の完全な均衡化が図れ、水平解像度と垂直解像度を同一とすることが可能となり、また、全ての画素を廃棄することなく出力可能となるので、感度が大幅に向上するという効果がある。更に、固体撮像素子の画素数が増加しても、フレームレートを上げるための画素混合エリアを垂直水平方向の各々を目的に応じ拡大設定することにより、最適な出力画素数の選択が可能となる。

[0087]

しかしながら、上記請求項1の発明の画素混合エリアは設定が4の整数倍画素 ステップとなり、画素数削減の設定の制限がある。

[0088]

そこで、更に請求項4の発明によれば、請求項1の設定のステップを補間する ものであり、請求項1の設定と併せて、画素混合エリアの設定を都合2の整数倍 画素ステップが可能となり、画素数削減のファインステップの効果がある。



[0089]

更に、請求項5の発明によれば、2行2列を単位配列とするカラーフィルタ配列の超高画素固体撮像素子を用いた動画撮像において、CCD出力4画素で、1画素のカメラ出力を生成でき、高画質を維持して、必要画素数まで画素数を削減する効果がある。

[0090]

また、請求項6の発明によれば、2行4列又は4行2列を単位配列とするカラーフィルタ配列の超高画素固体撮像素子を用いた動画撮像において、CCD出力4画素で、1画素のカメラ出力を生成でき、高画質を維持して、必要画素数まで画素数を削減する効果がある。

$[0\ 0\ 9\ 1]$

また、請求項8の発明によれば、請求項4の発明の画素混合重心アドレスの2 次元不均衡化を補正することで、高周波折り返しノイズの更なる低減効果がある。

[0092]

更に、請求項9の発明によれば、請求項8の発明の画素混合重心アドレス毎の 2次元空間周波数特性の変化を、大幅に抑圧し、滑らかなY信号のエッジ特性を 実現する効果がある。

[0093]

更に、請求項16の発明によれば、以上の発明による高画質動画撮像と超高精 細静止画画像を同一の固体撮像素子で切り替え可能な固体撮像素子を提供できる 効果がある。

【図面の簡単な説明】

【図1】

本発明の第1の実施形態のCCD固体撮像素子構成図である。

【図2】

本発明の第1の実施形態のベイヤー配列画素混合パターンイメージ図である。

【図3】

本発明の各実施形態に使用した撮像システムの構成図である。



本発明の第1の実施形態の2行2列補色配列画素混合パターンイメージ図である。

【図5】

本発明の第2の実施形態のCCD固体撮像素子構成図である。

[図6]

本発明の第2の実施形態の4行2列補色配列画素混合パターンイメージ図である。

【図7】

本発明の第3の実施形態のCCD固体撮像素子構成図である。

【図8】

本発明の第3の実施形態のベイヤー配列画素混合パターンイメージ図である。

【図9】

本発明の第3の実施形態のYC信号処理ブロック図である。

【図10】

本発明の第3の実施形態の2行2列補色配列画素混合パターンイメージ図である。

【図11】

本発明の第4の実施形態のCCD固体撮像素子構成図である。

【図12】

本発明の第4の実施形態のベイヤー配列画素混合パターンイメージ図である。

【図13】

本発明の第4の実施形態の2行2列補色配列画素混合パターンイメージ図である。

【図14】

本発明の第5の実施形態のCCD固体撮像素子構成図である。

【図15】

本発明の第5の実施形態の4行2列補色配列画素混合パターンイメージ図である。

【符号の説明】

- 11 光電変換素子とカラーフィルタ
- 12 12相垂直転送段
- 13 2相水平転送段
- 14 出力アンプ
- 15 垂直-水平転送制御部
- 16 Grの画素混合エリアの基本単位
- 17 Bの画素混合エリアの基本単位
- 18 Gbの画素混合エリアの基本単位
- 19 Rの画素混合エリアの基本単位
- 31 СС D 固体撮像素子
- 32 CCD固体撮像素子駆動ブロック
- 33 カメラアナログフロントエンド
- 34 システムタイミング同期信号発生ブロック
- 35 DRAM格納前処理ブロック
- 36 DRAM
- 37 DRAM制御ブロック
- 38 YC信号処理ブロック
- 39 カメラ信号処理全体ブロック
- 51 光電変換素子とカラーフィルタ
- 52 12相垂直転送段
- 53 3相水平転送段
- 5 4 出力アンプ
- 55 垂直-水平転送制御部
- 56 Mgの画素混合エリアの基本単位
- 57 Gの画素混合エリアの基本単位
- 58 Yeの画素混合エリアの基本単位
- 59 Cyの画素混合エリアの基本単位
- 71 光電変換素子とカラーフィルタ

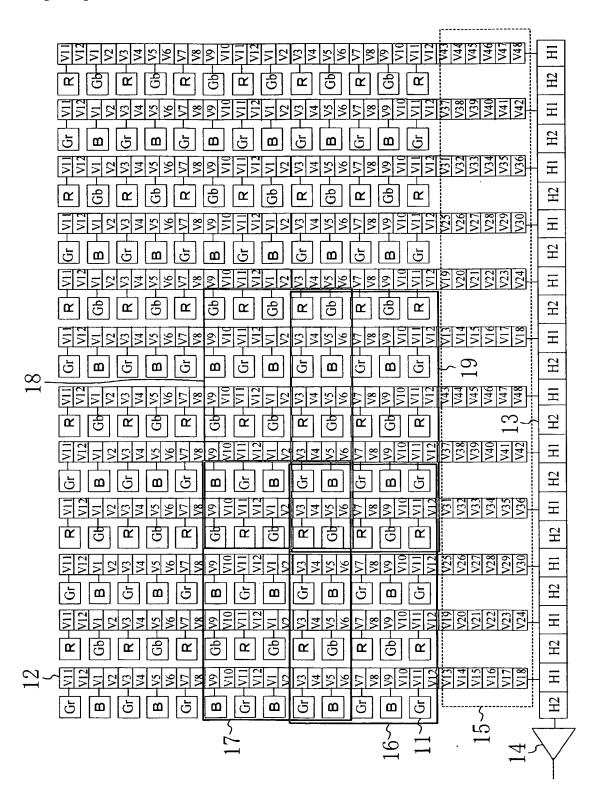
- 72 8相垂直転送段
- 73 2相水平転送段
- 74 出力アンプ
- 75 垂直一水平転送制御部
- 76 Grの画素混合エリアの基本単位
- 77 Bの画素混合エリアの基本単位
- 78 Gbの画素混合エリアの基本単位
- 79 Rの画素混合エリアの基本単位
- 91 CCDRAWデータ入力部
- 92 Y信号の不均等配列補正フィルタ
- 93 第1の垂直輪郭補正信号生成フィルタ
- 94 第2の垂直輪郭補正信号生成フィルタ
- 95 垂直輪郭補正信号生成フィルタ切り替え手段の制御信号入力部
- 96 垂直輪郭補正信号ゲイン入力
- 97 第1の水平輪郭補正信号生成フィルタ
- 98 第2の水平輪郭補正信号生成フィルタ
- 99 水平輪郭補正信号生成フィルタ切り替え手段の制御信号入力部
- 100 水平輪郭補正信号ゲイン入力
- 101 Y信号輪郭補正ブロック
- 102 C信号の不均等配列補正フィルタ
- 111 光電変換素子とカラーフィルタ
- 112 12相垂直転送段
- 113 2相水平転送段
- 114 出力アンプ
- 115 垂直-水平転送制御部
- 116 全色共通の画素混合エリアの基本単位
- 141 光電変換素子とカラーフィルタ
- 142 12相垂直転送段
- 143 3相水平転送段

- 144 出力アンプ
- 145 垂直-水平転送制御部
- 146 全色共通の画素混合エリアの基本単位

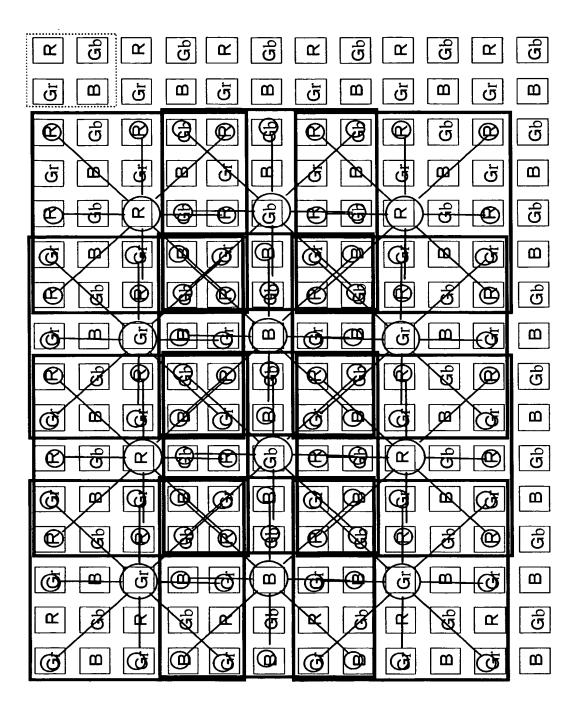
【書類名】

図面

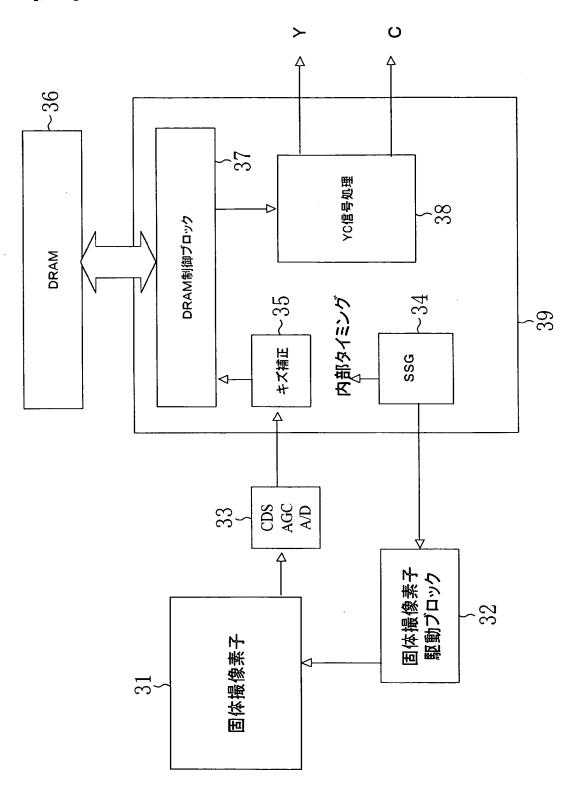
【図1】



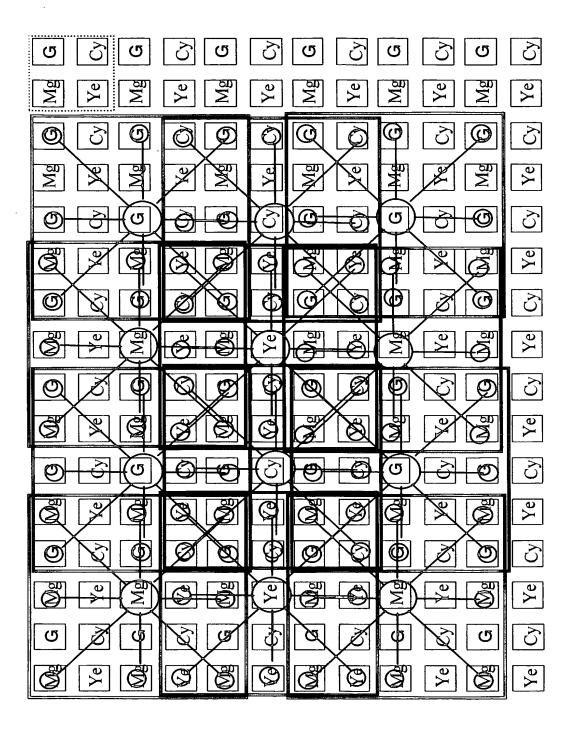
【図2】



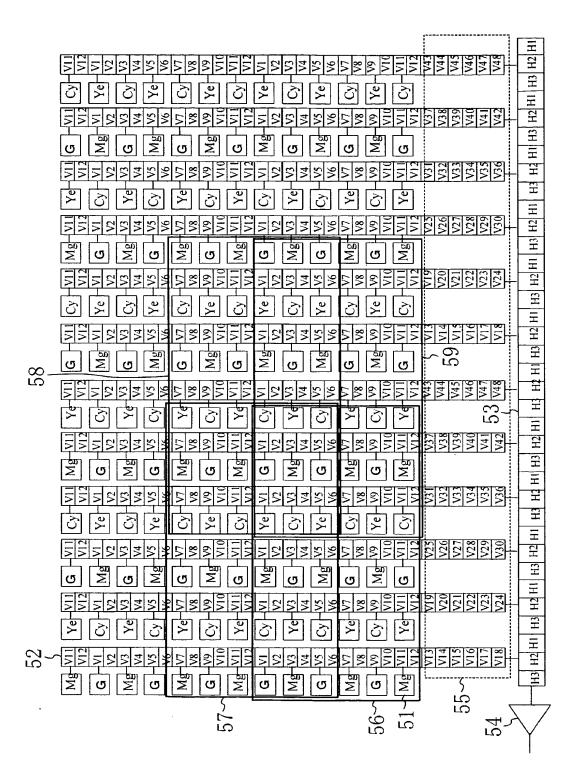
[図3]



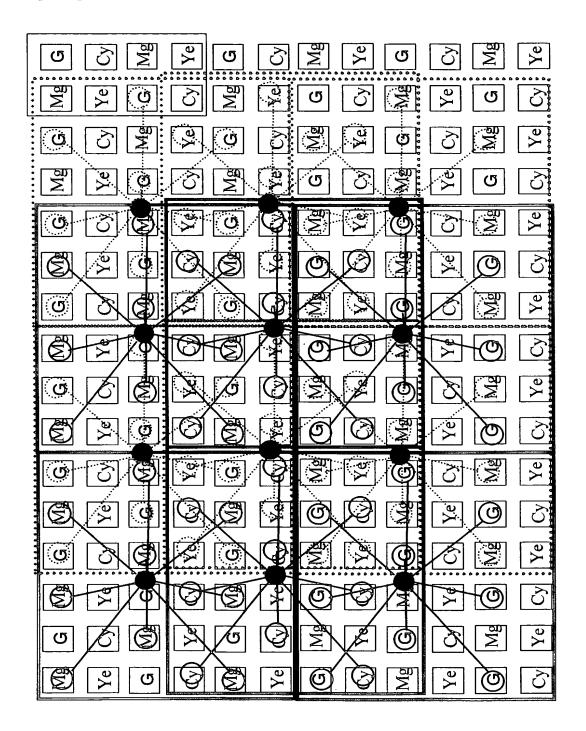
【図4】



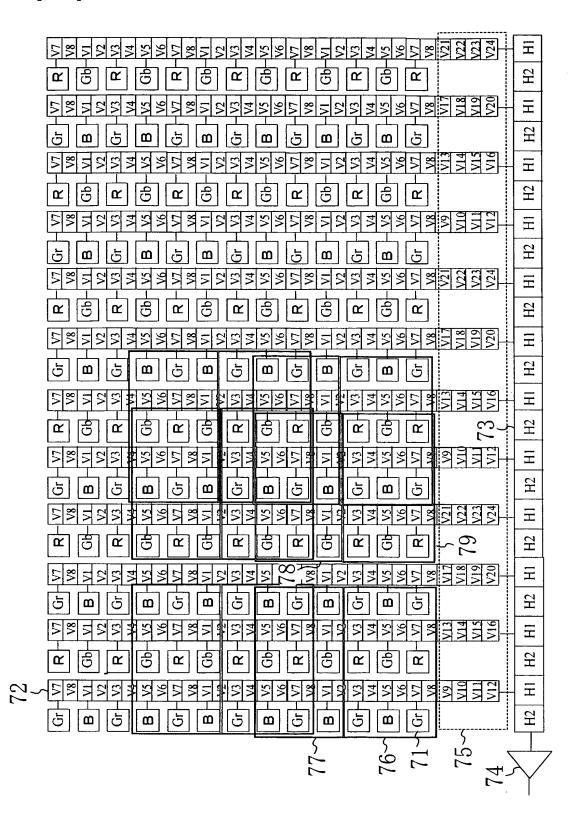
【図5】



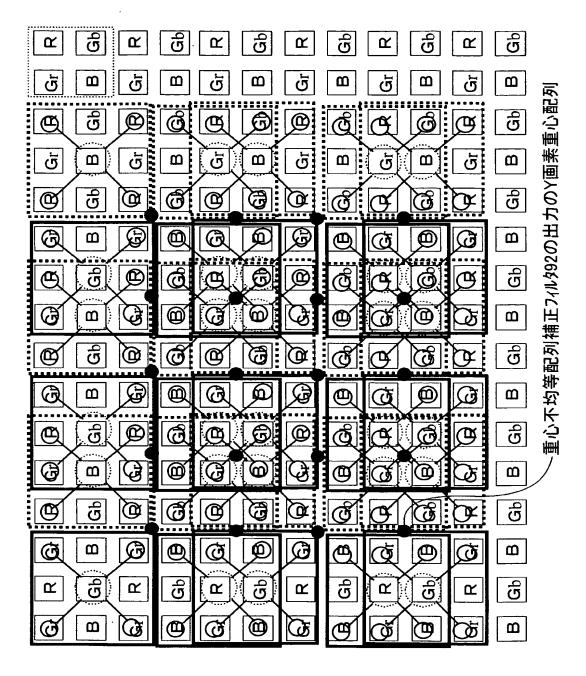
【図6】



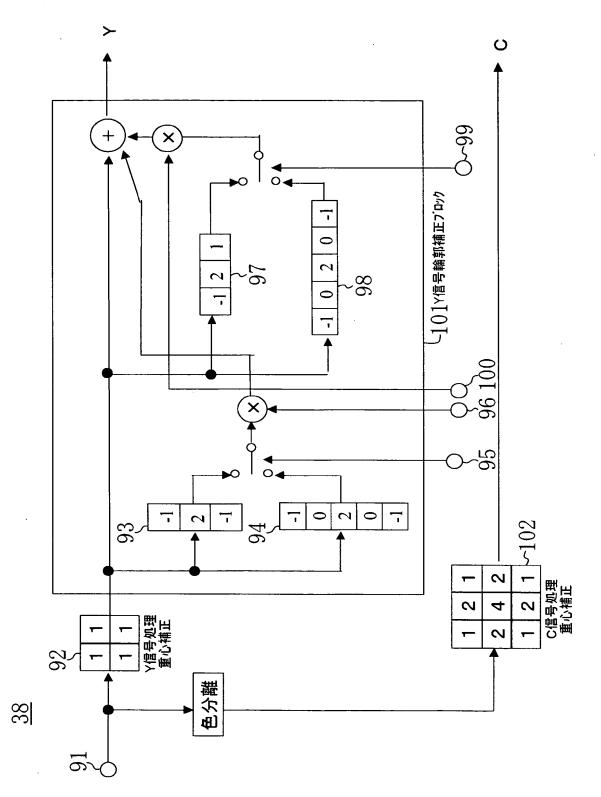
【図7】



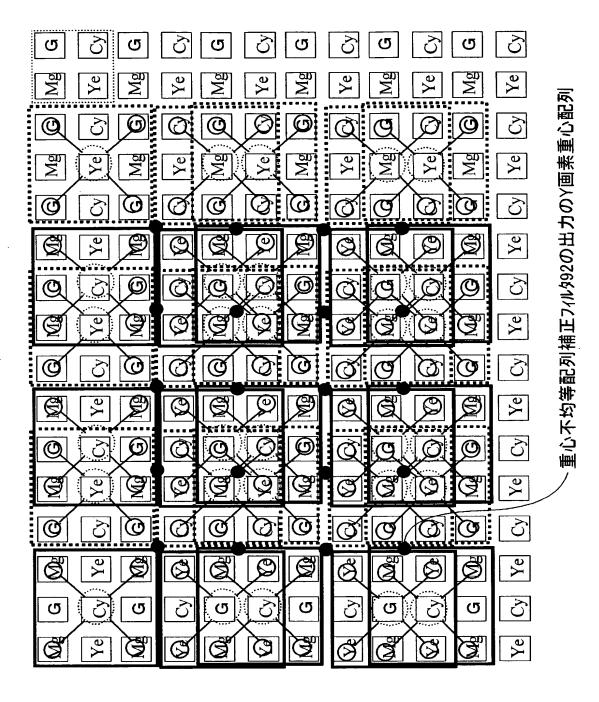
【図8】



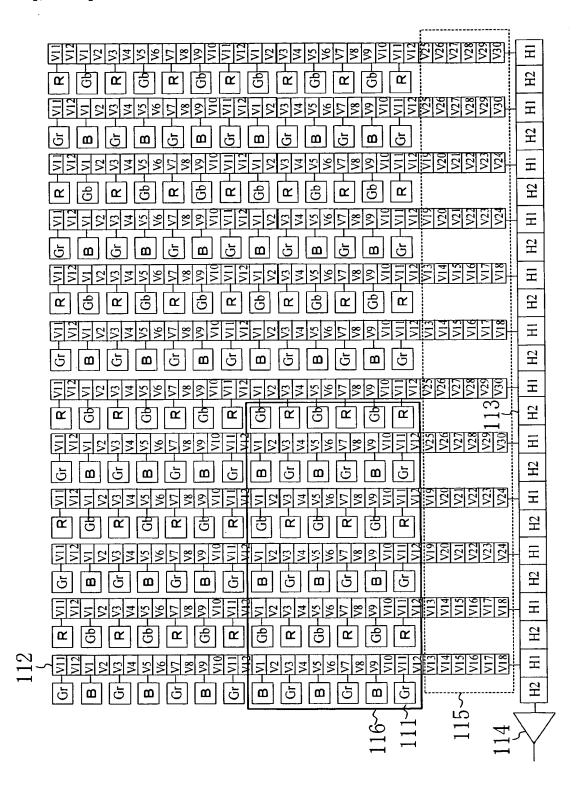




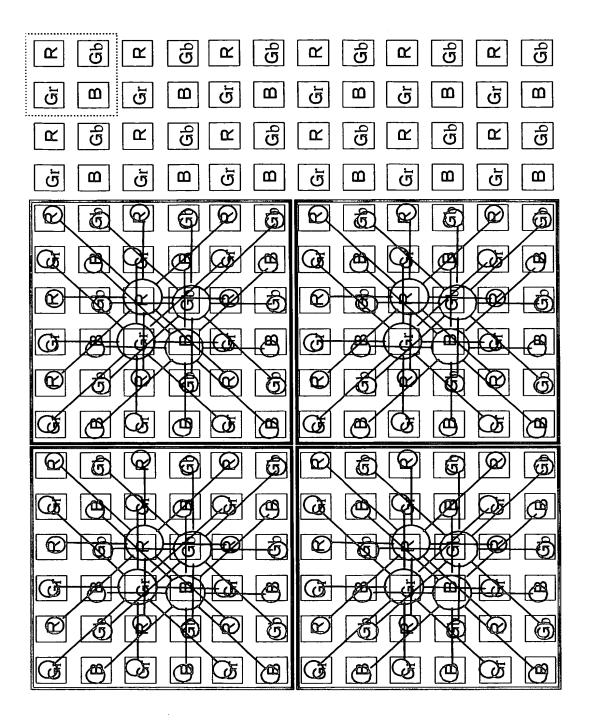
【図10】



【図11】



【図12】



【図13】

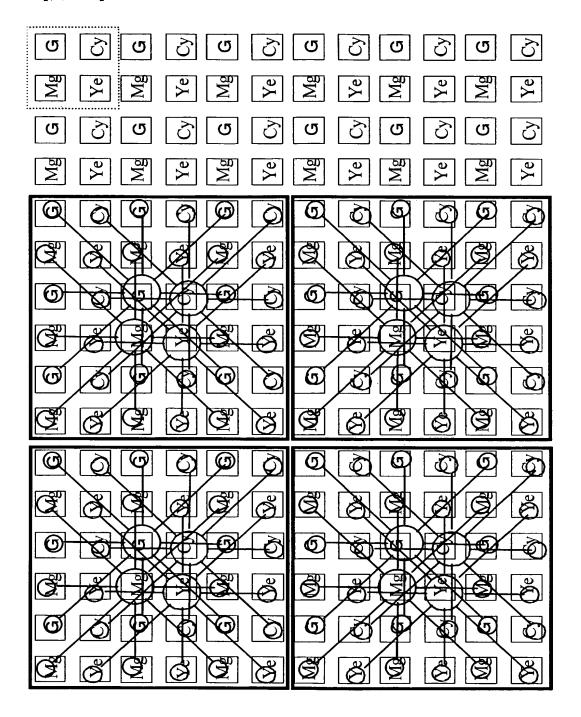
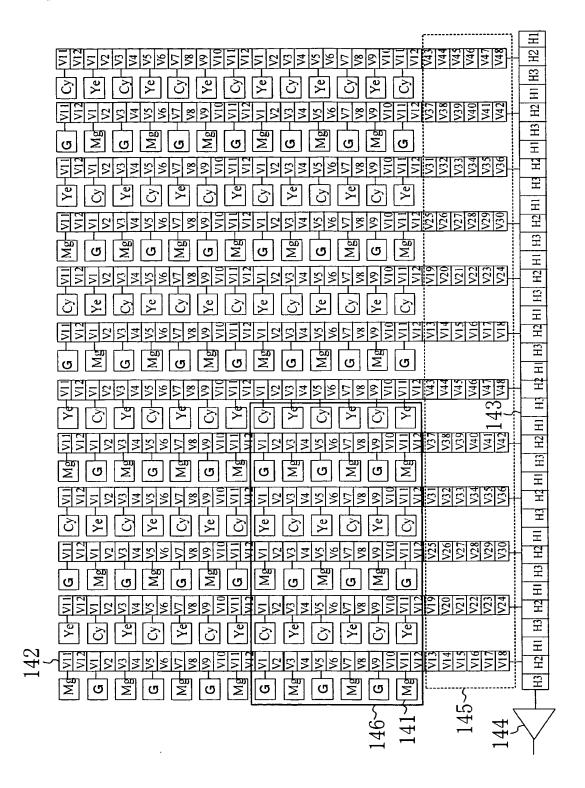
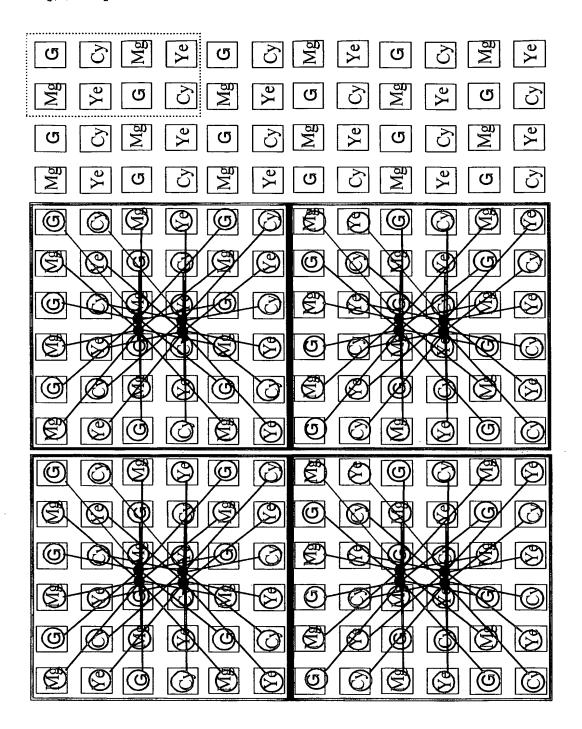


図14]



【図15】





【書類名】

要約書

【要約】

【課題】 高画素カラー固体撮像素子を用いた動画撮像は、垂直間引きに代表されるような、間引き読み出しが一般的である。しかし、リサンプリングによる高周波映像信号の低域への折り返しノイズが避けられないばかりでなく、画素信号を廃棄することで、実効感度が著しく低下する。

【解決手段】 高画素カラー固体撮像素子の画素エリアを画素混合する単位に分割し、各エリア16~19内で同色の全画素を混合することで、画素利用率を100%に上げると同時に、エリア画素混合の空間LPF効果により、高周波映像信号の低域への折り返しノイズを大幅に抑圧する。

【選択図】

図 1



出願人履歴情報

識別番号

[000005821]

1. 変更年月日

1990年 8月28日

[変更理由]

新規登録

住 所

大阪府門真市大字門真1006番地

氏 名

松下電器産業株式会社